This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PATENT ABSTRACTS OF JAPAN

(11) Publication number:

10-222938

(43) Date of publication of application: 21.08.1998

(51) Int. CI.

G11B 20/18 G11B 20/18 HO4N 5/92

(21) Application number : 09-360964

(71) Applicant : DAEWOO ELECTRON CO LTD

(22) Date of filing:

26. 12. 1997

(72) Inventor: NAN SHOGEN

(30) Priority

Priority

96 9680869

Priority

31, 12, 1996

Priority

KR

number :

date:

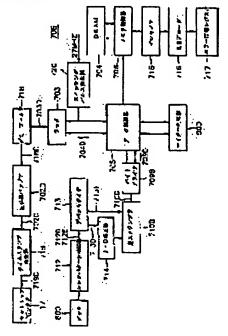
country:

(54) DECODER AND DECODING METHOD FOR D-VHS CODEC SYSTEM

(57) Abstract:

PROBLEM TO BE SOLVED: To reproduce a high quality image and voice by correcting a random or group error generated from a tape using additionally recorded forward error correction (FEC) information in reproducing digital data recorded in a track format.

SOLUTION: A sync pattern detector 712 detects the sync data of each track from a bit serial digital data read out from a tape. A depacketizer 713 sorts the ID included in the head of sync block. A DRAM 704 records the data, obtained by descrambling the sync data, sequentially on the relevant track based on an address calculated from the value of ID. An RS decoder 716 performs internal decoding and external decoding sequentially, in units of sync block, for the deshuffled sync block from a deshuffler 715 and provides information of the position and size of error of sync block.



LEGAL STATUS

[Date of request for examination]

23, 05, 2002

[Date of sending the examiner's

decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for

application]
[Patent number]
[Date of registration]
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998, 2003 Japan Patent Office

00特許出頭公開

⑫ 公 開 特 許 公 報(A) 平2-222938

®Int. Cl. 3

證別記号 "

キャノン株式会社

庁内整理番号

❷公開 平成2年(1990)9月5日

G 03 B 27/32 G 03 G 15/00

願 人

C 101 303

7428-2H

7635-2H 8004-2H

審査欝求 未請求 請求項の数 1 (全5頁)

会発明の名称 画像形成装置

> 204等 頭 平1-43879

22出出 頤 平1(1989)2月23日

個発

東京都大田区下丸子3丁目30番2号 キャノン株式会社内

東京都大田区下丸子3丁目30番2号

個代 理 人 弁理士 丸島

1. 発明の名称

创出

画像形成装置

- 2. 特許請求の範囲
- (1) 複数の現像モードを有する画像形成装置にお いて、各現像モードに応じた少なくとも1つの 高圧出力発生手段をそれぞれに内裁した複数の ユニットが着脱可能であって、その複数のユ ニットを互いに交換することにより、頭像形成 装置に装着されたユニット内の高圧出力発生手 段は各現像モードに応じた高圧負荷への高圧出 力を発生することを特徴とする画像形成装置。
- 3. 発明の詳細な説明
- [産業上の利用分野]

本発明は、複写根、マイクロフィルムリーダー ブリンター等の画像形成装置に関する。

[従来の技術]

従来、マイクロフィルム用リーダープリンター には、ネガフィルム、ポジフィルムのいずれの場 合でもポジコピーを得るために、高圧出力、ト

ナー種性を切換えられるようにしている装置があ

このような装置において、ネガ現象(ネガフィ ルムからポジコピーを得る)とポジ現象(ポジ フィルムからポジコピーを得る)では、高圧出力 が異なり、例えば転写帯電器への高圧出力や分離 用除電器への高圧出力は極性及び電圧値を切換え る必要があった。また、トナー成分、現像方式の 並い等から現像パイアスの D C 可変範囲、 A C 周 波数、波高値を適正になるように切換えていた。

第2図は従来のリーダーブリンターの概略根機 図であり、同図に於いて、マイクロフィルム(不 図示)はキャリアガラス13内に置かれており、 照明タンプ11、ミラー12等からなる照明装置 により照明され、マイクロフィルムの画像光は、 レンズ14、ミラー15~1.8を通して歴光ドラ ム19に投影される。前露光ランプ21は感光ド 9.4.1.8の表面上の残留電荷を消去するためにあ り、1次帯電器22は感光ドラム19を均一なマ イナスに帯電させるためにある。先の画像投影光 により、 歴光ドラム 1 9 上に間像を形成し、ネガ現像 3 又はボジ現像 4 のいずれかが歴光ドラム 1 9 に近接し (第 1 図ではネガ現像器が近接している。)、 谐像を可複像化する (以下、 現像という)。 現像された歴光ドラム 1 9 表面上に けるために転写前帯電優 2 4 があり、 転写帯電器 2 5 は前記トナーを ブリント 用紙に転写する ためにある。 分離除電吸 4 力を除き、 ブリント 用紙を分離させるためにある。

第3図は、従来のリーダーブリンターにおける 高圧出力及びその制御部との関係を示す概略プロ ック図である。

* が現像器 3 、 ボジ現像器 4 は切換可能となっており、 初期状態 (* が現像モード) ではボジ現像器 4 は解除され、 * * が現像器 3 がセット されている。 (その詳細な機構説明は省略する。) 現像モードが * * が現像モードになっていた場合は、シーケンス制御回路 5 は第 3 図に示す如くリレー

ムのみを使用している。このため、ネガフィルム 専用のリーダーブリンターもあるが、ボジフィルム ムしか使用しないユーザーやネガ/ボジフィルム の両方を使用するユーザーには使用できなかった。

このため、ポジフィルム専用のリーダーブリンターもあるが、ポジフィルムのみ使用するユーザーにとっては良いが、ネガ/ポジフィルム両方を使用するユーザーはネガフィルム専用リーダーブリンターと、ポジフィルム専用リーダーブリンターの両方をそろえなければならず、またそろえても、ネガ/ボジフィルムで2台を使い分けなければならないとう欠点があった。

このため、ネガ/ボジフィルムを兼用できるリーダーブリンターもあるが、先述した如く、! 台の装置内にネガ/ボジ両方の高圧制御回路を内蔵し、 それらを大型の高圧リレーで切換えるといった制御を行なっていたために、 装置が高価となり、また、大型化するといった欠点があった。 特に高圧リレーは通常 5 ~ 8 K V の電圧を+ / -

K1~K3及び高圧リレーK4~K6をセットドる。これにより、転写前帯電器出力発生国路34、分類除電器出力発生国路34、分類除電器出力発生国路36が選択され、更に現像バイる。のり、現像モードがボジ現像モードに選択として変視でする。には、シーケンス制御国路5はリレーK4~K6をおびの像モードがボジ現像をもおび、サーケンス制御国路5はリレーK4~K6をおびの像モード出りを発生国路35、により転写的帯電器出力発生国路35、記憶器は対現像器4が延伸をある。この時現像バイアスのDC可変範囲はボジ用にセットされる。

[発明が解決しようとしている課題]

ところで、マイクロフィルム用リーダーブリンターにおいて、ネガフィルムとポジフィルムを両方とも使用するユーザーは極めてわずかであり、更にポジフィルムのみを使用するユーザーも極めて少ない。すなわち大半のユーザーはネガフィル

極性を入れ換えるといったことを行なっているため、空間距離で相当量、接点間を離す必要があり、かなり大型、高値なものを必要としていた。

また、ネガフィルムあるいはポジフィルムのいずれか一方しか使用しないユーザー向けには不必要な回路が装置内にあることになり、コストバフォーマンスの悪い装置になっていた。

[課題を解決するための手段]

本発明は以上の点に鑑みなされたもので、本発明はは上の点に鑑みなされたもので、本発明は高圧出力発生手段を着脱可能なユニット内に収め、ネガノボジ等の各現像モードに応じたで、1、各現像モードに応じた高圧負荷への高圧出力を発生させることを可能としたものである。これにより、装置を小型化及び低低化でき、更に1つの現像モードしか使用しないユーザーには極めてコストバフォーマンスの良い面像形成装置を提供できる。

[宴族例]

第1図は、本発明の第1の実施例で、特徴を最も良く表す図面である。(従来例第2図と装置の

機路は同じである。)

図において、5はシーケンス制御回路、31ははシーケンス制御回路5の信号に応じて1次許定器と22への高圧出力を供給するための1次許定器との時に出力を供給するためのががにののおがにのおり、35は各ではいて、転び、100円の時には、34、35は各でもののががにののががにのの時にといる。25に出力を供給するためのががにいる。25に出力を供給するとののががにののががにののののでは、35、40におりの現像に、35、40におりの現像に、35、40によりの現像に、35、40によりの現像に、35、40によりの現像に、35、40によりの現像に、35、40によりの現像に、35、40によりの現像に、35、40によりの現像に、40によりの現像に、40によりの現像に、40によりの現像に、40によりにはは、40によりに

第4図はネガ用高圧ユニット 5 1 又はポジ用高 圧ユニット 5 2 の外観図で、内部には第1図のよ うに、各高圧出力発生回路が配設されている。 そ して各高圧出力発生回路を制御するための制御信 号はかん合コネクタ 6 5 に接続している。また、

[他の夷旅例]

第6図は、現像器と高圧出力発生回路を同一ユニットに内蔵した場合の第2の実施例である。 まが現像とポジ現像ではトナーが異なる場合が多く、同一現像器をネガ/ボジ現像で共通に使用できないため、このようにすれば更にコンパクトな装置を達成できる。 尚、前記第1の実施例においては現像器をネガ用/ボジ用で2つ使用したが、の例のように1つの現像器ユニットをネガ/ボジ現像で交換する場合にも本発明は適用できる。

*ガユニット 5 3 内には*ガ現像器 3 と * が用高圧ユニット 5 1 * が内蔵され、* が用高圧ユニット 5 1 * 内には第 1 図の如く、 4 種類の高圧出力発生回路が内蔵されている。同じくポジュニット 5 4 内にはポジ現像器 4 とポジ用高圧ユニット 5 2 * 内には、やはり 4 種類の高圧出力発生回路が内殻されている。

第7回は転写帯電器25と分離験電器28と高 圧出力発生回路を同一ユニットに内蔵した場合の 各高圧出力発生回路の高圧出力は高圧用かん合投 触パネ 6 1 ~ 6 4 に投続している。リーダーブリ ンターの望体は第 5 図のごとくあらかじめまが用 高圧ユニット 5 1 又はボジ用高圧ユニット 5 2 の いずれかが内設できるようになっており、リー ダーブリンター 열体郎には、各々の高圧ユニット とかん合し、信号を受け渡しするためのコネクタ 6 6 (カン合コネクタ 6 5 と接続)及び高圧出力 を符電器間と接続するための接点 7 1 ~ 7 4 が取 り付けられている。

例えばネガ現像を行なう場合は、まずネガ用高 圧ユニット 5 1 をリーダーブリンターにセット し、コネクタ 6 5 、 6 8 及び接触パネ 6 1 ~ 6.4 と接点 7 1 ~ 7 4 をかん合させる。これにより、 第 1 図の様に信号系は接続され、シーケンス制御 回路 5 からの制御信号により、ネガ現像が行なわれるべく制御される。一方、ポジ現像を行なう場合にはネガ用高圧ユニット 5 1 の代わりにポジ用 高圧ユニット 5 2 をリーダーブリンターにセット すればよい。

第3の実施例である。ネガ現像とボジ現像では、 価性が異なる帯電器を使用するため、 転写ガイド 部の電位や転写帯電線と歴光ドラム 1 9 との距離 等ネガ、ボジ現像で切換えた方が良い場合があ る。このような場合に、各現像方式で、 帯電器や その周辺部の電位等の状況を自由に設定できれば 便利である。このような場合にも本発明は適用で きる。

*ガユニット 5 3 内には転写が電器 2 5 、分 関除電器 2 6 及び * ガ用高圧ユニット 5 1 が内 疎されており、 * ガ用高圧ユニット 5 1 内に は、転写帯電器高圧出力発生回路 3 4 、分離除電 器高圧出力発生回路 3 6 が内蔵されている。(ポ ジュニットは同一様成なので省略する。)

第 8 図は感光ドラム 1 9 及び、クリーナ部 2 7、1 次帝電器 2 2、 * が現像器 3 のようなブロセス手段の少なくとも1 つと、 * が用高圧ユニット 5 1 ""を同一ユニットに内蔵したプロセスカートリッジ方式を示す第 4 の実施 倒である。これによれば、メンテナンスフリーとなるメリット

があるが、この場合は使い位でとなるため、ネガ 用高圧ユニット 5 ~ には現像パイアス発生回路 3 9 のみ内蔵している。

その他、高圧ユニットを含むユニットが着脱可能であれば、いかなるものがユニット内に含まれていようとも本発明の主旨をそこなうものではない。

[発明の効果]

以上、説明したように、高圧出力発生手段を含んだユニットを交換可能とし、各現像モードに応じた高圧負荷への高圧出力を発生可能としたことにより、装置の小型化及び低価格化を実現できる。また、1つの現像モードしか使用しないユーザーには極めてコストバフォーマンスの良い画像形成装置を提供できるという効果がある。

4. 図面の簡単な説明

第1 図は本発明の第1 の実施例におけるブロック図、第2 図は本発明の第1 の実施例及び従来例におけるリーダーブリンターの概略機構図、第3 図は従来例における概略ブロック図、第4 図及び

第5図は第1の実施例における高圧ユニットの説明図、第6図、第7図、第8図は他の実施例における概略機構図である。

3 … ネガ現像器

4 … ポシ現像器

5 … シーケンス制御回路

22…1次带電器

2 4 … 転写前带電器

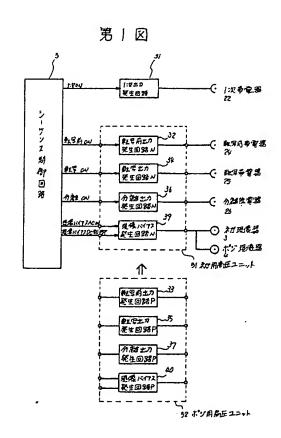
25… 転写拼電器

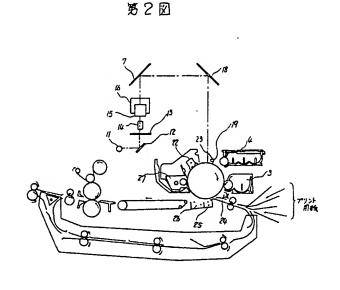
26…分戲除電器

51…ネガ用高圧ユニット

52…ポジ用高圧ユニット

出願人 キャノン株式会社 代理人 丸 島 億 一





第4図

